

Modélisation du circuit Timer NE 555 avec Qucs



D'après le document de Mike Brinson : [Modelling the 555 Timer](#)

Le [zip](#) contient (entre autres) les fichiers schémas suivants :

- *timer_trig.sch* (sous schéma)
- *timer_thresh.sch* (sous schéma)
- *timer_Discharge.sch* (sous schéma)
- *timer_digital_comb.sch* (sous schéma)
- *timer_amp.sch* (sous schéma)
- *timer_555.sch* (modèle du NE 555 composé des 5 sous-schémas)
- *monostable.sch* (simulation d'un monostable)

Fichier → Nouveau → Faire glisser *timer_555.sch* dans la fenêtre *sans nom*

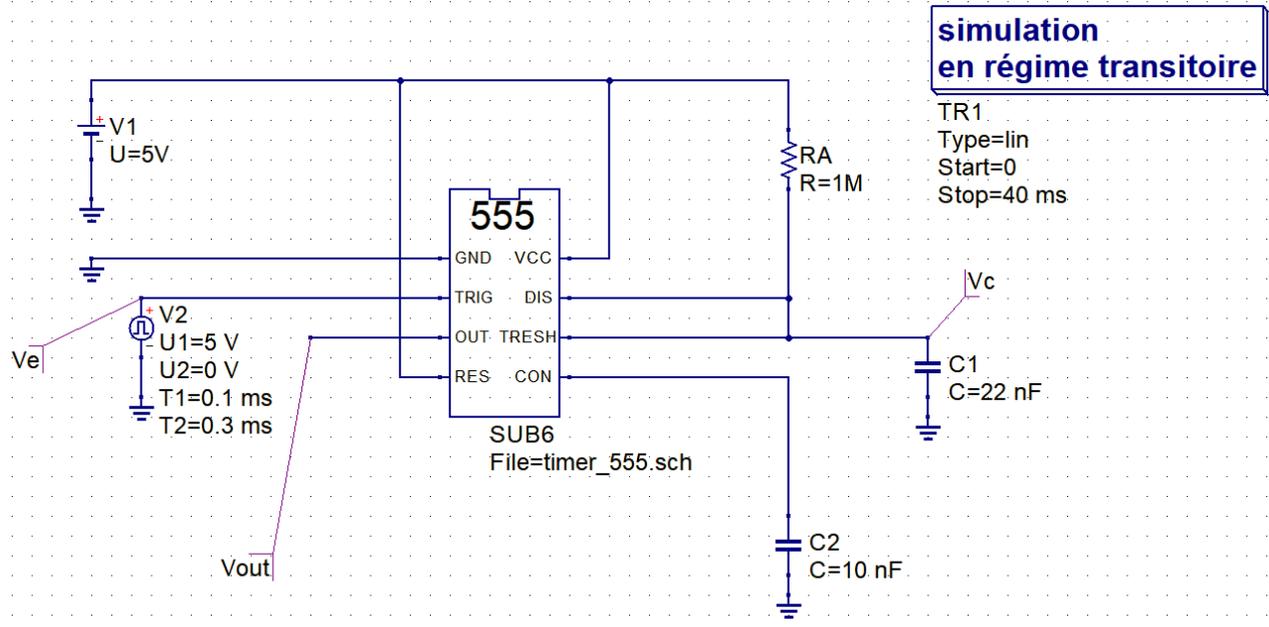
Qucs 0.0.19- Projet :555

Fichier Modifier Placement Insérer Projet Outils Simulation Visualiser Aide

The screenshot shows the Qucs software interface. The 'Main Dock' on the left displays a tree view of the project 'sans nom'. Under the 'Schémas' (Schematics) section, 'timer_555.sch' is selected, indicating it is an 8-port component. The main workspace shows a schematic diagram of a 555 timer component labeled '555' and 'SUB6'. The pins are labeled: GND, VCC, TRIG, DIS, OUT, TRESH, RES, and CON.

Compléter le schéma avec les composants périphériques comme indiqué ci-dessous, puis sauvegarder sous le nom *monostable.sch*

Montage en Monostable

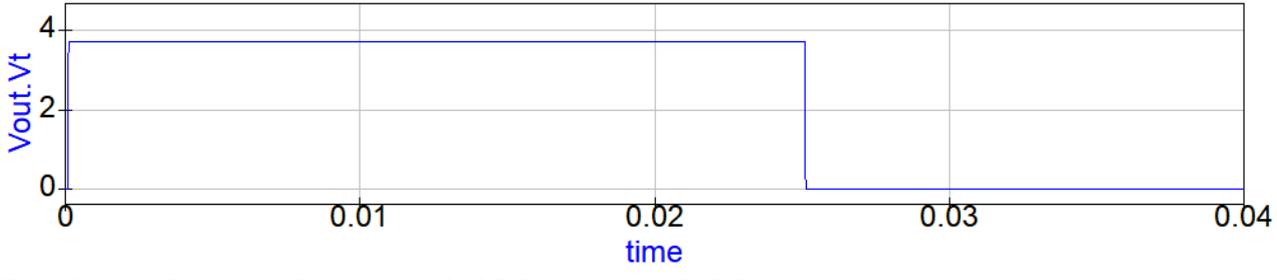
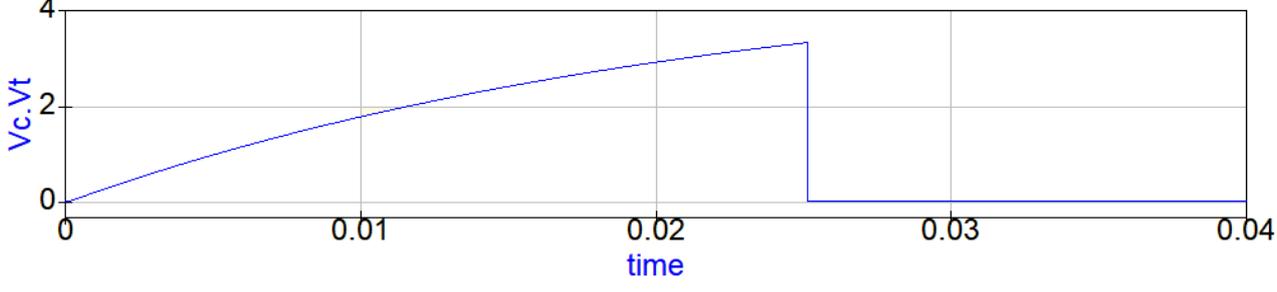
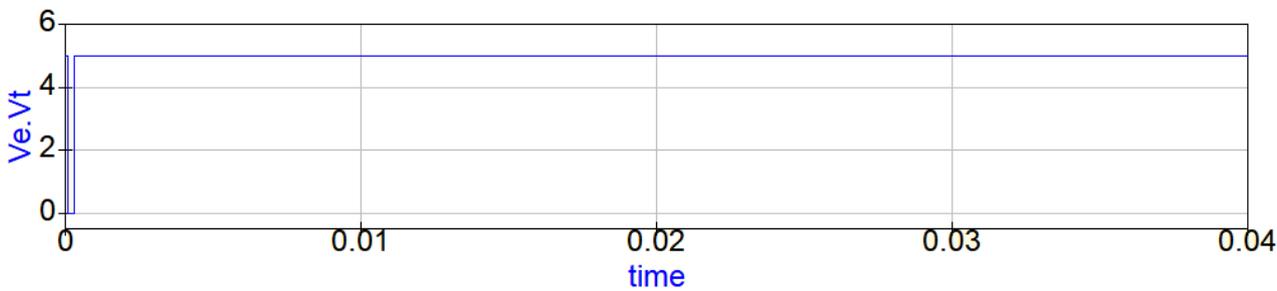


Choisir un diagramme cartésien

Projets

diagrams

Cartésien Polaire Tableau



$T = RA \times C1 \times \ln(3) = 1 \times 0,022 \times 1,1 = 0,024 \text{ s}$